

## Общая информация

ПЗУ antiFuse с объемом памяти 64 бита содержит 4 слова по 16 бит, питается от источников с напряжением 1.8 В и 3.3 В. Чтение данных осуществляется по 32 бита, запись – по 16 бит. Автоматическое чтение и установка 32-х бит данных во время подачи питаний. Дополнительный вывод UPP для программирования.

## Функциональные особенности

- Источники питания  
 1.35-1.95 В и 3.0-3.6 В  
 Дополнительный вывод UPP для программирования.
- Технология HCMOS8D\_6M\_3.3V (6 слоев металлизации, питания 1.8 В и 3.3 В)
- Ток потребления:
  - режим чтения < 10 мкА
  - режим записи < 30 мА
  - режим ожидания < 10 мкА
- Время записи > 50 мс
- Время чтения > 200 нс
- Запись по 16 бит, чтение по 32 бита
- Автоматическое чтение и установка 32-х бит данных во время подачи питаний
- Время хранения данных > 10 лет
- Температурный диапазон  
 -60°C - 125°C
- Размеры 0.146 мм x 0.119 мм

Информация о СФ-блоке	
Тип СФ-блока	Hard IP
Статус	Проверен в кремнии
Поддерживаемые техпроцессы	HCMOS8D_6M_3.3V*  *возможно использование для специальных применений
Поддерживаемые интерфейсы	Параллельный
Размеры	
X;Y	0.146 мм; 0.119 мм
Файлы, сопровождающие СФ-блок	
Документация	Спецификация
Файлы проекта	gds, lef, cdl, drc.summary, lvs.report
Пример проекта	Нет
Тестовый модуль	Да
Файл ограничений	Нет
Модель	lib, поведенческое описание Verilog
Стоимость СФ-блока и технической поддержки	
По запросу	