

Общая информация

Блок формирует разность частот двух сигналов F1 и F2, подаваемых на его входы. Частота сигналов F1 и F2 из диапазона 1-30 МГц, типовая частота входных сигналов 10 МГц. Напряжения питания формирователя 3.3 В и 1.8 В.

Функциональные особенности

- Источники питания 3.0-3.6 В, 1.6-2.0 В
- Технология HCMOS8D_6M_3.3V_M (6 слоев металлизации, питания 1.8 В и 3.3 В, МИМ-конденсатор)
- Частота входных сигналов 1-30 МГц, (типовое значение 10 МГц)
- Разностная частота $\pm 0,2-5$ кГц, (типовое значение ± 3 кГц)
- Погрешность разностной частоты не более ± 5 Гц (типовое значение $\leq \pm 2$ Гц)
- Выход КМОП 3.3 В и 1.8 В, скважность 45-55%
- Ток потребления $< 1,5$ мкА/МГц
- Температурный диапазон $-50^{\circ}\text{C} - 85^{\circ}\text{C}$
- Размеры 100 мкм x 30 мкм
- Возможна работа при частоте входных сигналов 0,001-100 МГц с детектированием разностной частоты от 100 Гц до 20% от входной частоты с погрешностью $< 1\%$

Информация о СФ-блоке	
Тип СФ-блока	Hard IP
Статус	Проверен в кремнии
Поддерживаемые техпроцессы	HCMOS8D_6M_3.3V_M* *возможно использование для специальных применений
Поддерживаемые интерфейсы	Параллельный, КМОП
Размеры	
X;Y	100 мкм; 30 мкм
Файлы, сопровождающие СФ-блок	
Документация	Спецификация
Файлы проекта	gds, lef, cdl, drc.summary, lvs.report
Пример проекта	Нет
Тестовый модуль	Нет
Файл ограничений	Нет
Модель	Нет
Стоимость СФ-блока и технической поддержки	
По запросу	