

Общая информация

ПЗУ antiFuse с объемом памяти 256 Байт содержит 64 слова по 39 бит, питается от источников с напряжением 1.2 В и 2.5 В. Разрядность слова 32 + 7 = 39 бит для возможности реализации в контроллере блока памяти самокорректирующегося кода Хэмминга. Дополнительный вывод VPP для программирования. Запись по 16 бит, чтение по 39 бит.

Функциональные особенности

- Источники питания
 1.0-1.3 В и 2.2-2.8 В
 Дополнительный вывод VPP для программирования.
- Технология HCMOS10LP_7M_2.5V (7 слоев металлизации, питания 1.2 В и 2.5 В)
- Ток потребления
 - режим чтения < 100 мкА/МГц
 - режим записи < 50 мА
 - режим ожидания < 10 мкА (типичное значение 0.1 мкА)
- Время записи > 50 мс
- Время чтения > 480 нс
- Запись по 16 бит, чтение по 39 бит
- Время хранения данных > 10 лет
- Температурный диапазон
 -60°C - 125°C
- Размеры 0.3 мм x 0.5 мм

Информация о СФ-блоке	
Тип СФ-блока	Hard IP
Статус	Проверен в кремнии
Поддерживаемые техпроцессы	HCMOS10LP_7M_2.5V
Поддерживаемые интерфейсы	Параллельный
Размеры	
X;Y	0.3 мм; 0.5 мм
Файлы, сопровождающие СФ-блок	
Документация	Спецификация
Файлы проекта	gds, lef, cdl, drc.summary, lvs.report
Пример проекта	Нет
Тестовый модуль	Да
Файл ограничений	Нет
Модель	lib, поведенческое описание Verilog
Стоимость СФ-блока и технической поддержки	
По запросу	