

Общая информация

Блок ЭСППЗУ с объемом памяти 400 бит питается от источника с напряжением 1.2 В, содержит 25 слов по 16 бит. Загрузка данных осуществляется по 16 бит, чтение – по 1 биту. Имеется возможность проведения глобальной записи в весь массив, половину массива, по четным или нечетным строкам. Блок обладает низким током потребления. Поддерживает напряжение питания 0.72 В.

Функциональные особенности

- Источник питания 1.0-1.32 В
- Поддерживает питание 0.65-0.8 В
- Технология HCMOS10_LP_7M_3.3V (7 слоев металлизации, питания 1.2 В и 3.3 В)
- Ток потребления
 - режим чтения < 1 мкА/МГц
 - режим записи < 10 мкА/МГц
 - режим ожидания < 0,1 мкА
- Время записи 5-10 мс
- Частота записи/чтения 1-10 МГц
- Время хранения данных > 10 лет
- Температурный диапазон –40°С - 85°С
- Размеры 0.2 мм x 0.3 мм

Информация о СФ-блоке	
Тип СФ-блока	Hard IP
Статус	Проверен в кремнии
Поддерживаемые техпроцессы	HCMOS10_LP_7M_3.3V
Поддерживаемые интерфейсы	Параллельный
Размеры	
X;Y	0.2 мм; 0.3 мм
Файлы, сопровождающие СФ-блок	
Документация	Спецификация
Файлы проекта	gds, lef, cdl, drc.summary, lvs.report
Пример проекта	Нет
Тестовый модуль	Да
Файл ограничений	Нет
Модель	lib, поведенческое описание Verilog
Стоимость СФ-блока и технической поддержки	
По запросу	