

Общая информация

IP блок предназначен для формирования тактового сигнала с частотой 6 МГц.

Функциональные особенности

- Источник питания: 1.62-1.98 В
- Технология CMOSF8 (2 слоя металлизации)
- Ток потребления 14 мкА
- Температурный диапазон -40°C - 85°C
- Размеры: 43 мкм x 20 мкм

Информация о СФ-блоке	
Тип СФ-блока	Hard IP
Статус	Проверен в кремнии
Поддерживаемые техпроцессы	CMOSF8
Поддерживаемые интерфейсы	
Размеры	
X; Y	43 мкм; 20 мкм
Файлы, сопровождающие СФ-блок	
Документация	Спецификация
Файлы проекта	gds, lef, cdl, drc.summary, lvs.report
Пример проекта	Нет
Тестовый модуль	Нет
Файл ограничений	Нет
Модель	lib, поведенческое описание Verilog
Стоимость СФ-блока и технической поддержки	
По запросу	