

Общая информация

Блок предназначен для передачи данных по шине USB в режимах FS и LS. Характеристики блока соответствуют требованиям, предъявляемым в спецификации на шину USB версии 1.1. Блок имеет интерфейс управления аналогичный таковому в микросхеме MAX3346E.

Функциональные особенности

- Источник питания 1: 3,0-3,6 В
- Источник питания 2: 1,62-1,98 В
- Технология CMOSF8 (4 слоя металлизации)
- Ток потребления:
 - передача данных 22 мА
 - режим ожидания 310 мкА
- Поддерживаемые режимы работы:
 - FS – 12 Мбит/с
 - LS – 1,5 Мбит/с
- Отсутствует защита от ESD
- Температурный диапазон -40°C - 85°C
- Размеры: 871 мкм x 464 мкм

Информация о СФ-блоке	
Тип СФ-блока	Hard IP
Статус	Проверен в кремнии
Поддерживаемые техпроцессы	CMOSF8
Поддерживаемые интерфейсы	Аналогичен интерфейсу микросхемы MAX3346E (последовательный)
Размеры	
X; Y	871 мкм; 464 мкм
Файлы, сопровождающие СФ-блок	
Документация	Спецификация
Файлы проекта	gds, lef, cdl, drc.summary, lvs.report
Пример проекта	Нет
Тестовый модуль	Нет
Файл ограничений	Нет
Модель	lib, поведенческое описание Verilog
Стоимость СФ-блока и технической поддержки	
По запросу	